

ABSTRACT OF THE DISCLOSURE

データ保持安定性を損なうことなく高速でデータの書き込みを行なう。メモリセルアレイの列単位で少なくともデータ書き込み時に基板電位を制御する基板電位設定回路を設ける。データ書き込み時、選択列のメモリセルトランジスタの基板領域を、データ保持特性（スタティック・ノイズ・マージン）が低下するように電位を変更することにより、メモリセルに対して高速で確実にデータを書き込むことができる。